

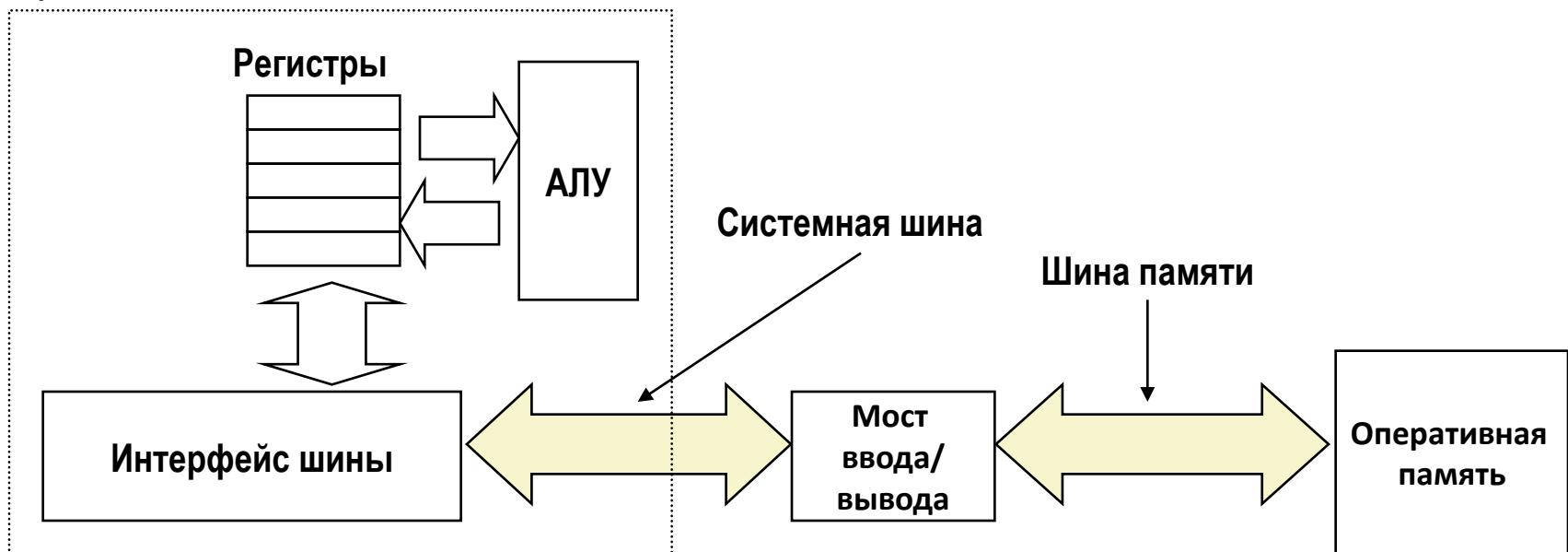
Лекция 20

17 апреля

Типовое соединение ЦПУ и оперативной памяти

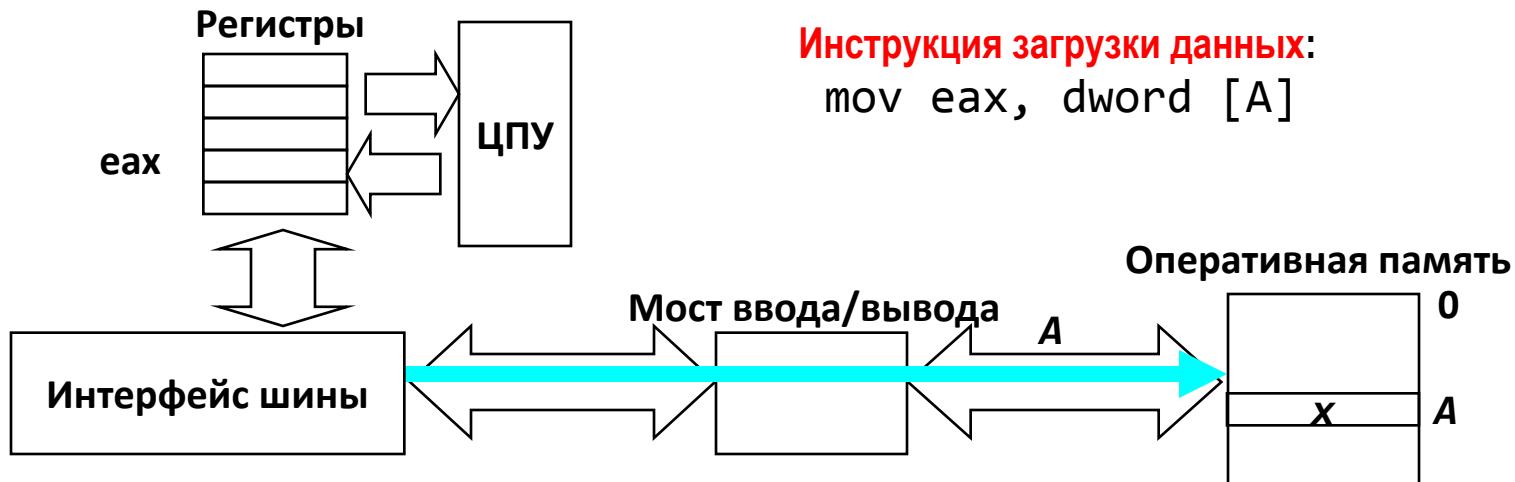
- **Шина** – набор проводов используемых для передачи данных, адресов, управляющих сигналов.
- Шины, как правило, используются несколькими устройствами.

ЦПУ



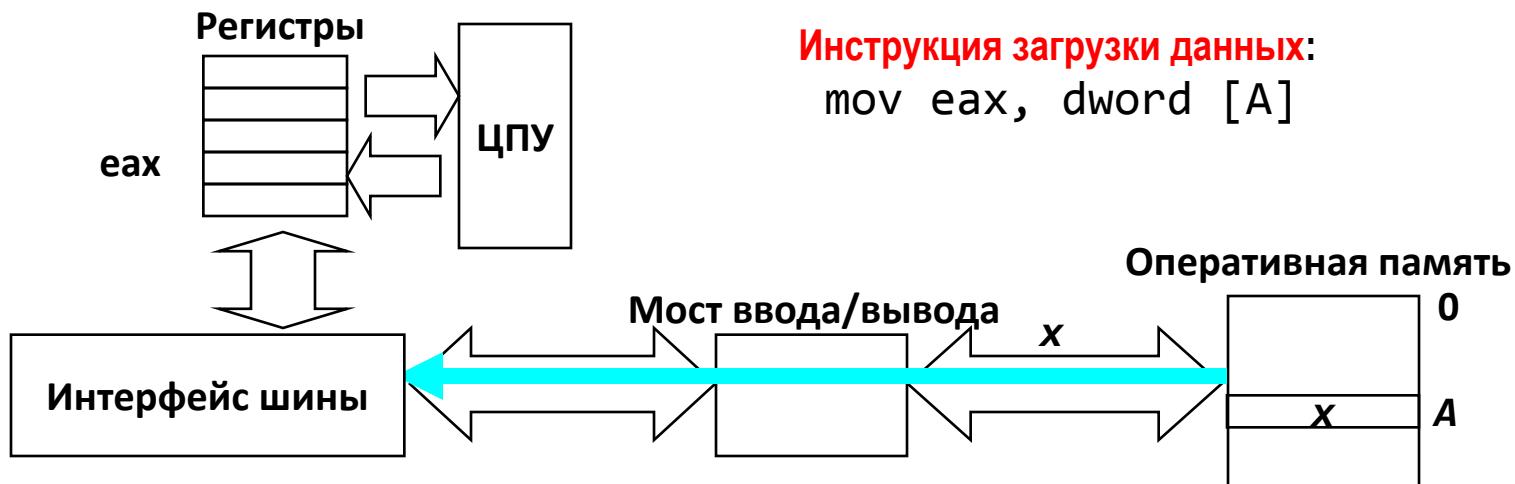
Чтение данных из памяти (1)

- ЦПУ передает адрес А интерфейсу шины памяти.



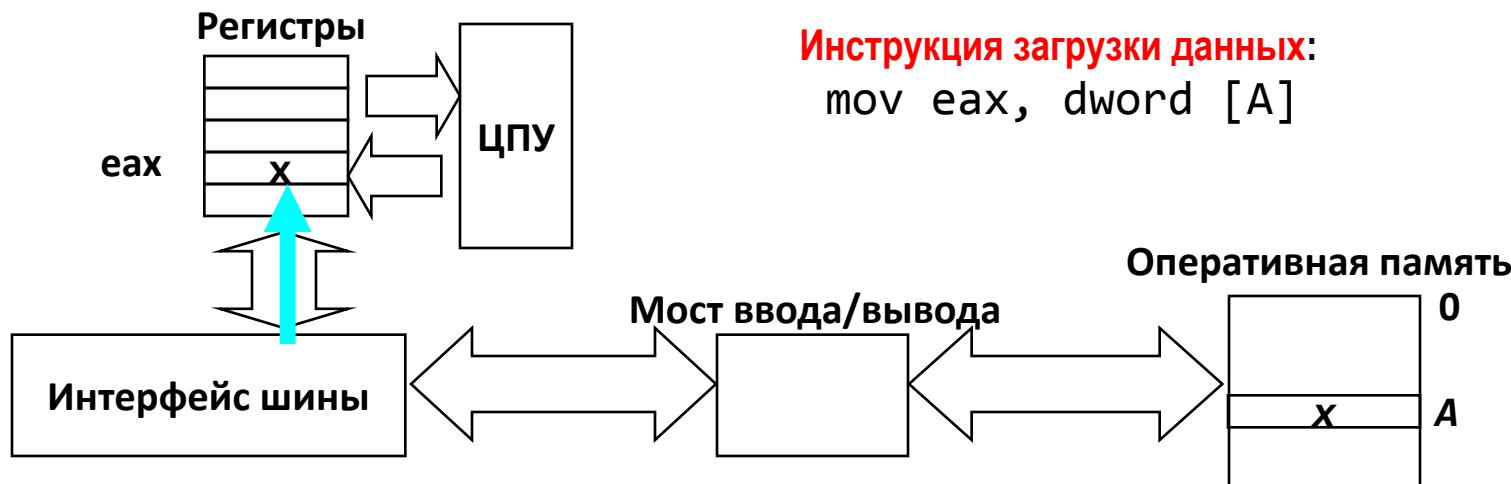
Чтение данных из памяти (2)

- Оперативная память получает запрос на выборку данных по адресу A из шины, осуществляет выборку значения x, и отправляет его назад, в шину.



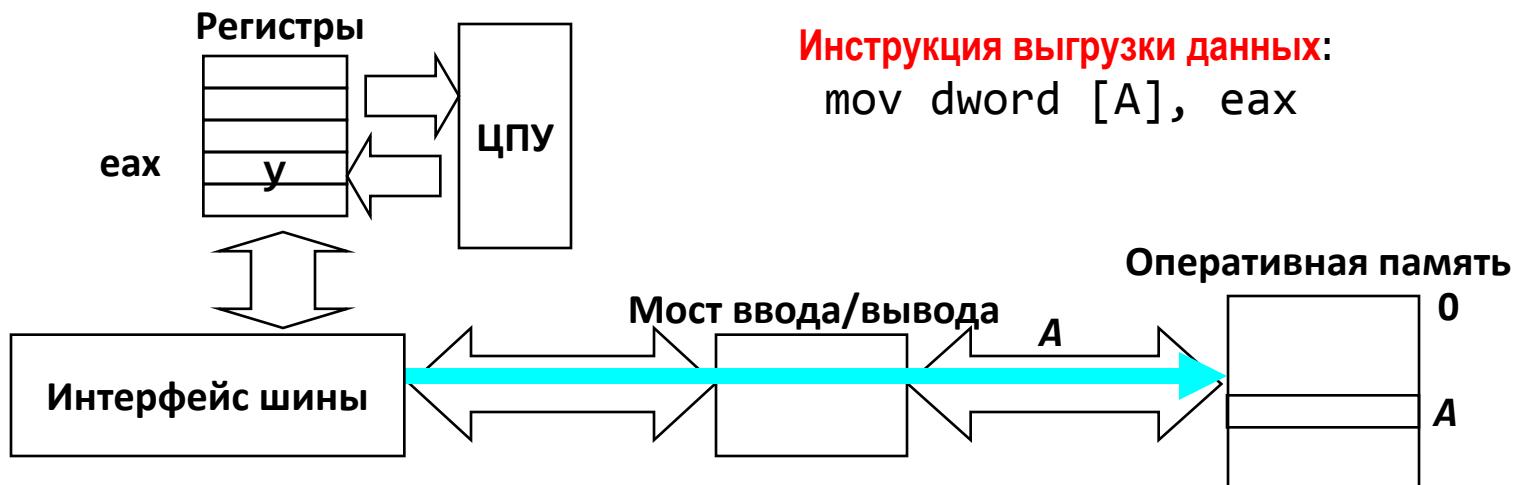
Чтение данных из памяти (3)

- ЦПУ считывает двойное слово x из шины и пересыпает его в регистр eax.



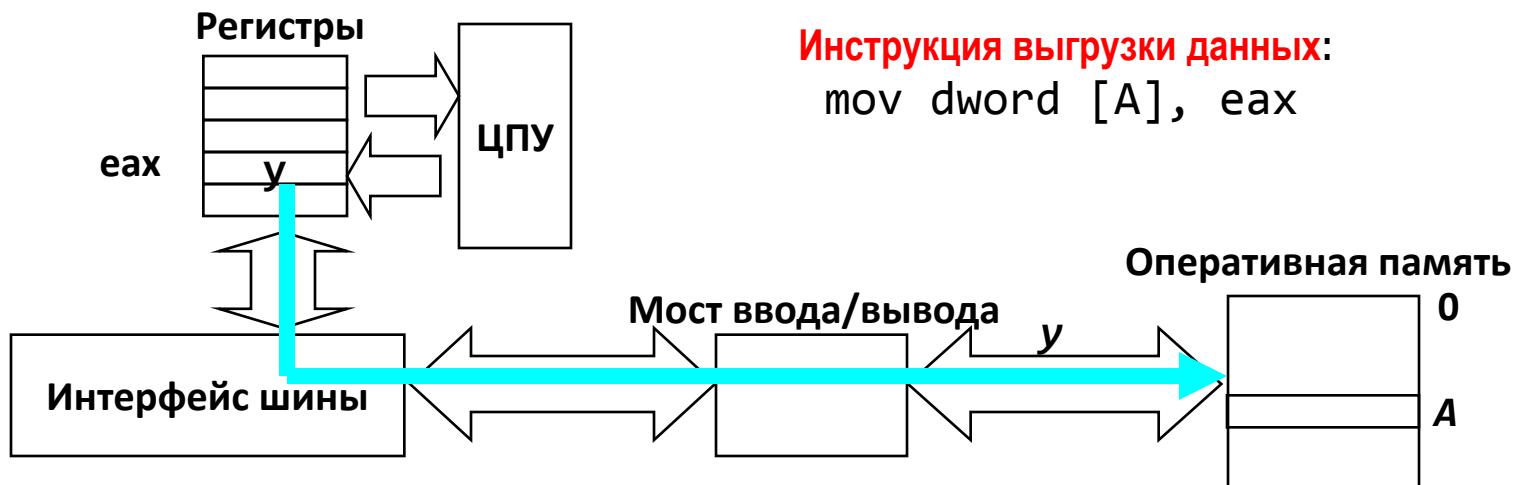
Запись данных в память (1)

- ЦПУ передает адрес А интерфейсу шины. Оперативная память считывает адрес и ждет посылки соответствующего значения.



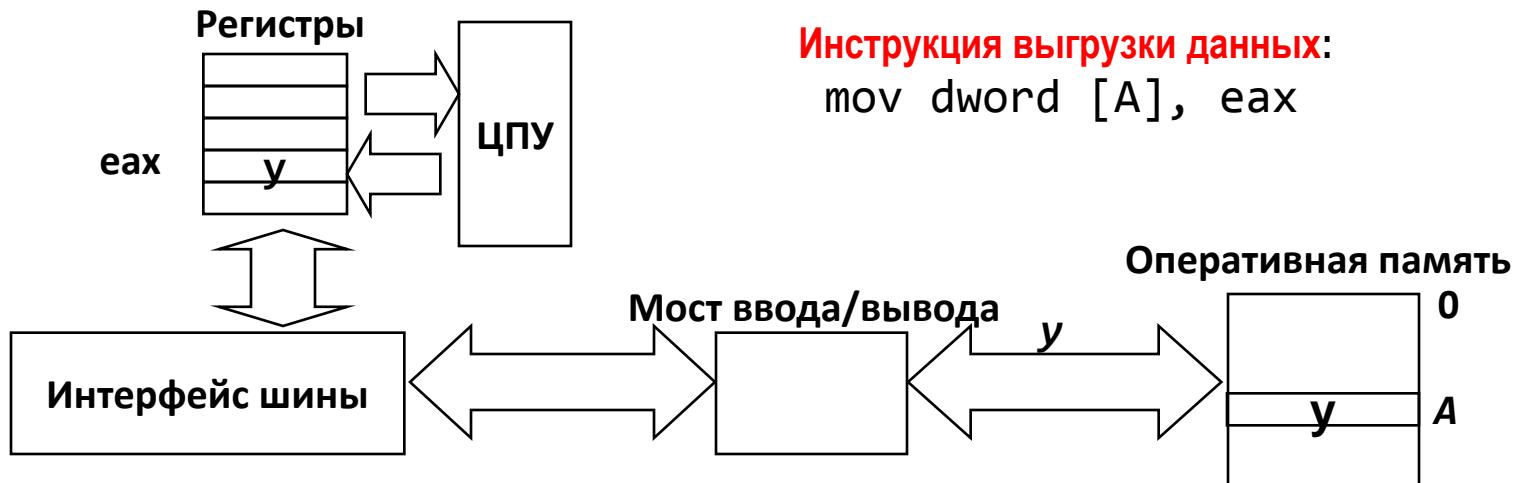
Запись данных в память (2)

- ЦПУ передает значение y интерфейсу шины.



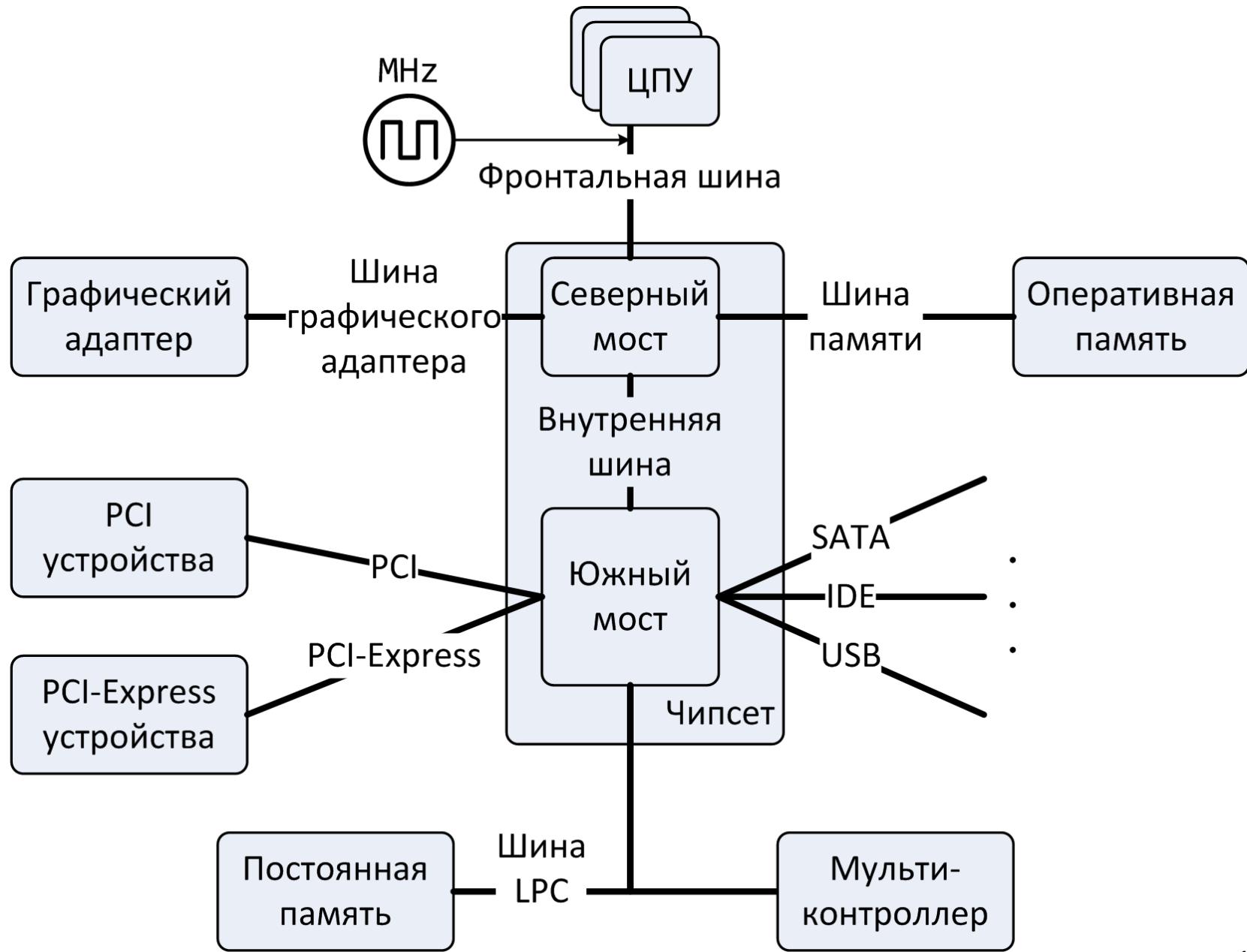
Запись данных в память (3)

- Оперативная память получает двойное слово y из шины и сохраняет его по адресу A .



Характеристики шин

- Ширина
 - Количество линий
- Частота
- Пиковая пропускная способность
 - Ширина (байты или биты) × Частота (1/сек)
- Арбитраж
 - Централизованный
 - Линии запроса и захвата шины
 - Децентрализованный
- Возможность горячей замены устройства
- Физическая организация
 - Выделенные линии данных, адресов, команд
 - Мультиплексированные линии
 - Топология связей
 - Синхронная/асинхронная
 - Ограничения по длине линии



Примеры шин (1/3)

- Фронтальная шина
 - HyperTransport (HT), апрель 2001, AMD. Открытый стандарт - HyperTransport Technology
 - 2 – 32 разряда, двунаправленная
 - 200 – 2600 MHz, DDR
 - QuickPath Interconnect (QPI), ноябрь 2008, Intel
 - 20 линий, двунаправленная, 4 такта = 64 бита
 - 2.4, 2.93, 3.2 GHz, DDR
 - Соединение точка-точка.
 - Гарантированные физические каналы: один отправитель – один приемник.
 - Не требуется арбитраж.

Примеры шин (2/3)

- Общая шина ввода/вывода для подключения периферийных устройств Peripheral component interconnect (PCI), 1992, Intel, открытый стандарт.
 - PCI 1.0 / 2.0
 - Топология - общая шина, децентрализованный арбитраж
 - 32 линии, общие для адресов и данных
 - Передача данных транзакциями, возможна приостановка
 - Частота 33 MHz
 - Расширения
 - PCI 64, PCI 66, PCI 64/66, PCI-X (266 и 533 МГц)
 - PCI Express (PCI-E), июль 2002, Intel
 - Топология – звезда.

Примеры шин (3/3)

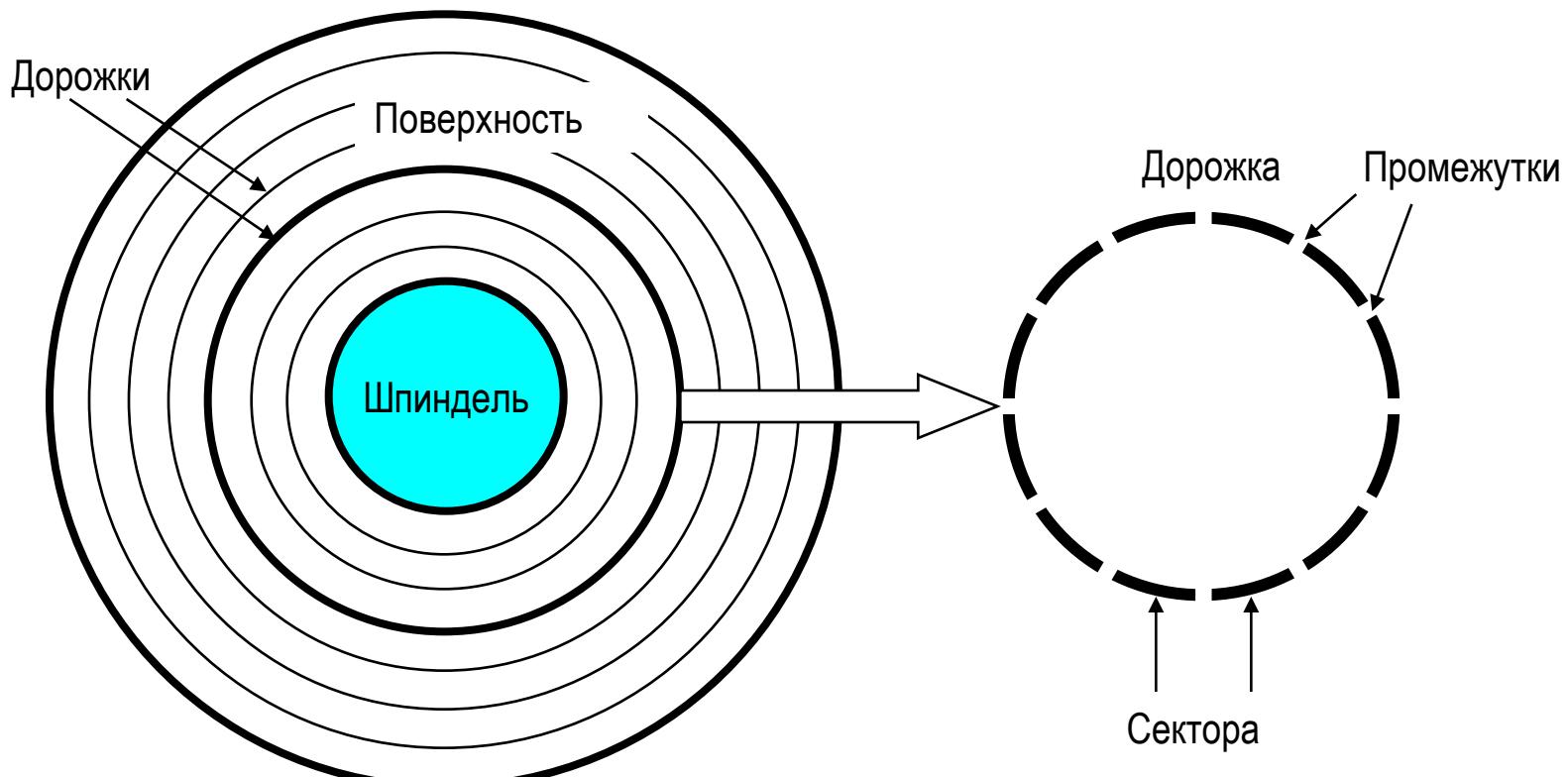
- AGP
 - Непосредственный доступ к оперативной памяти
- USB
 - Топология – звезда, до 127 устройств, разветвители, оконечные точки (15/15 + 1/1 управляющие).
 - 4 типа передач: управляющие, поточные, прерывания, изохронные
 - Open Host Controller Interface
 - Сам контроллер является PCI-устройством
- Serial ATA
 - 7 линий, 2 – прием, 2 – передача.
 - 1.5, 3, 6 GBit/s
 - Возможность горячей замены

Внутреннее устройство HDD



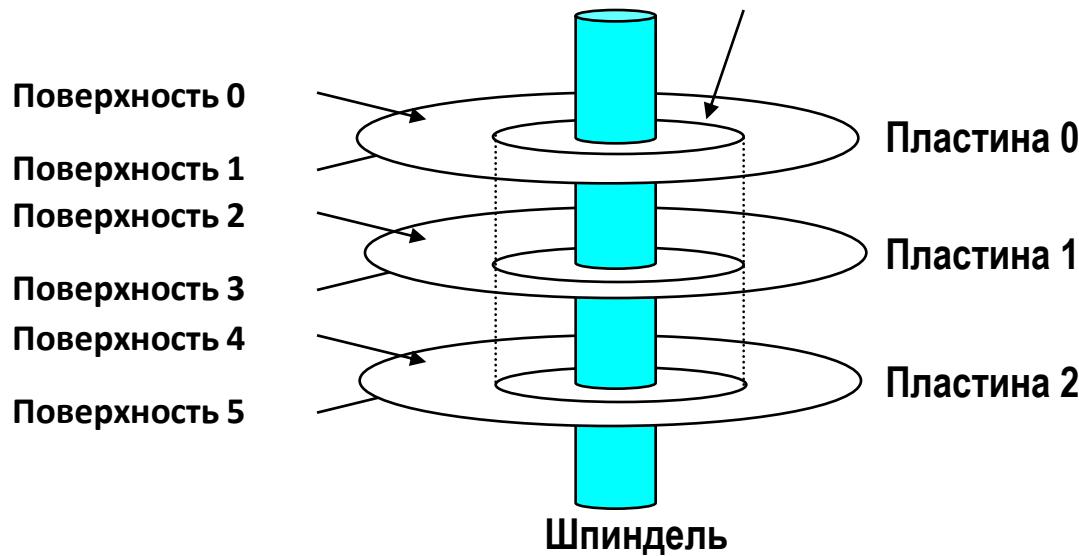
Геометрия диска

- Диск состоит из **пластин**, каждая обладает двумя **поверхностями**.
- Каждая поверхность состоит из концентрических кругов, называемых **дорожки**.
- Каждая дорожка состоит из **секторов**, разделенных **промежутками**.



Геометрия диска (несколько пластин)

- Равноудаленные от шпинделя дорожки образуют **цилиндр**.
Цилиндр



Емкость диска

- **Емкость:** максимальное количество сохраняемых бит.
 - Производители выражают емкость в «необычных» гигабайтах, $1 \text{ ГБ} = 10^9 \text{ байтам}$.
- Емкость определяется следующими технологическими факторами:
 - Плотность записи / линейная плотность (биты/дюймы – BPI): сколько битов может быть размещено на одном дюйме дорожки.
 - Трековая плотность (треки/дюйм – TPI): сколько треков может быть размещено на одном дюйме радиуса.
 - Поверхностная плотность (биты/дюймы²): произведение линейной плотности на трековую плотность.
- Современные диски группируют дорожки в несколько зон записи
 - Каждая дорожка в зоне состоит из одного и того же количества секторов, определяемого длиной самой короткой дорожки.
 - У каждой зоны различное количество дорожек/секторов

Вычисление емкости диска

Емкость = (#байт/сектор) x (среднее # сектор/дорожка) x
(# дорожка/поверхность) x (# поверхность/пластина) x
(# пластина/диск)

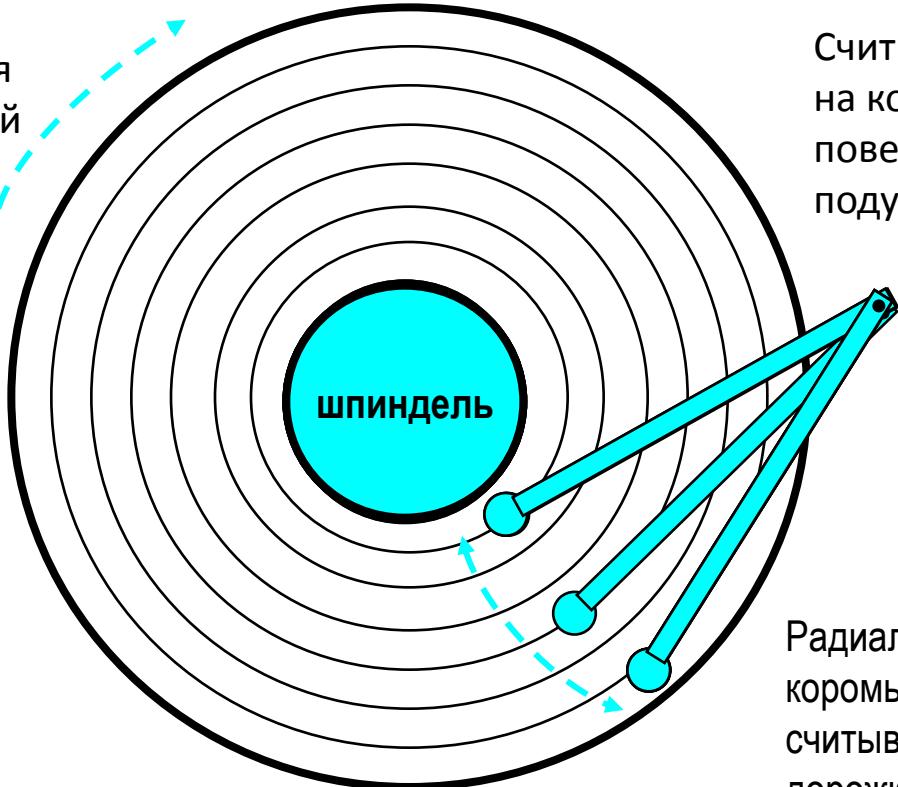
Пример:

- 512 байт/сектор
- 300 сектор/дорожка (в среднем)
- 20,000 дорожка/поверхность
- 2 поверхность/пластина
- 5 пластина/диск

Емкость = $512 \times 300 \times 20000 \times 2 \times 5 = 30,720,000,000 = 30.72\text{ГБ}$

Работа с диском (одна пластина)

Поверхность диска вращается с фиксированной скоростью.

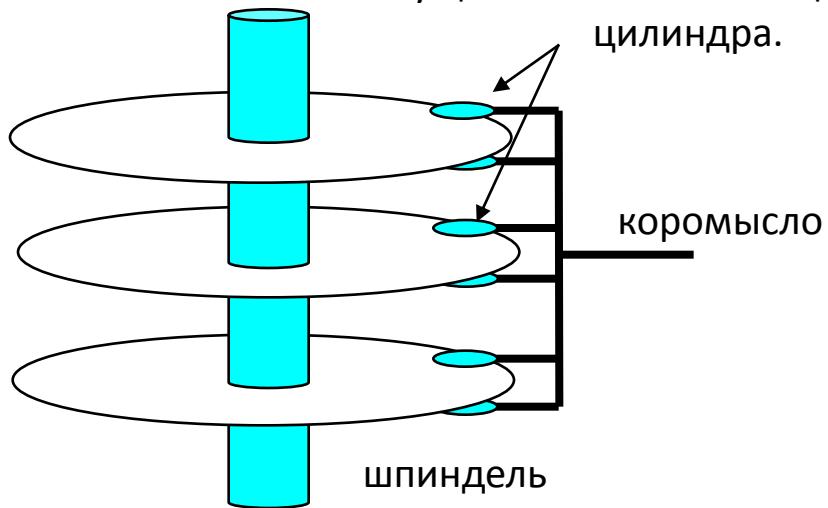


Считывающая головка закреплена на конце коромысла и парит над поверхностью на тонкой воздушной подушке.

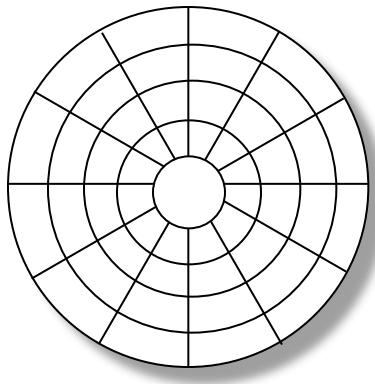
Радиально перемещаясь, коромысло может выставить считывающую головку над любой дорожкой.

Работа с диском (несколько пластин)

Считывающие головки движутся одновременно. Доступ осуществляется ко всем дорожкам цилиндра.



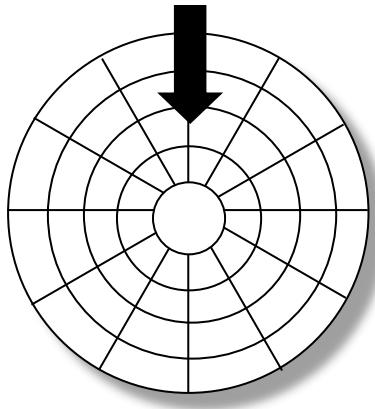
Структура диска – вид сверху на одну пластину



Поверхность разбита на дорожки

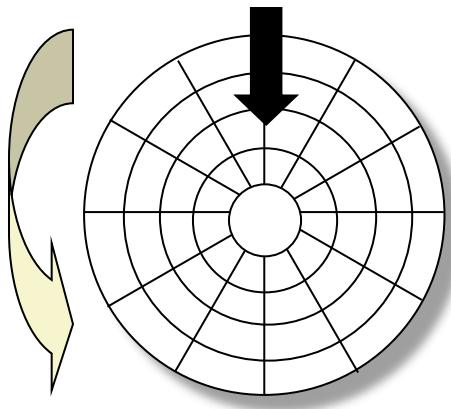
Дорожки разделены на сектора

Доступ к диску



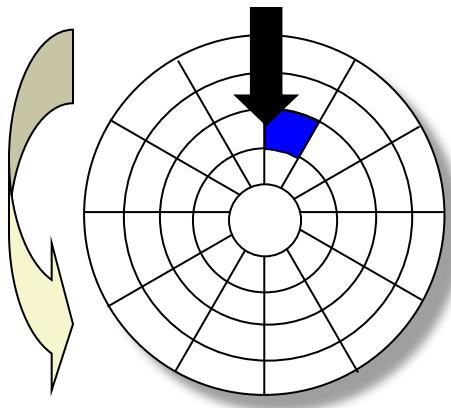
Считывающая головка в указанной
позиции над диском

Доступ к диску



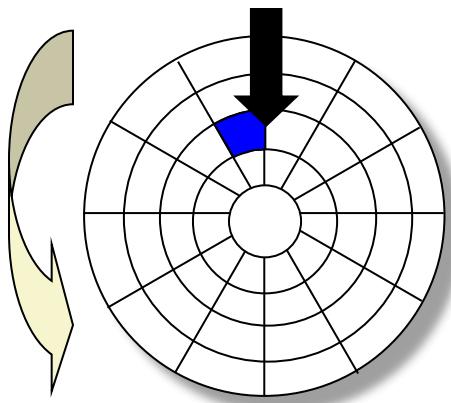
Направление вращения – против
часовой стрелки

Доступ к диску – Чтение



Перед чтением синего сектора

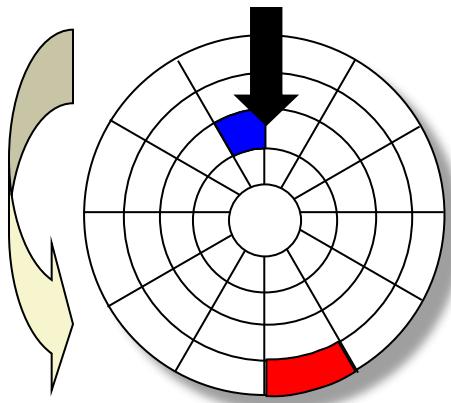
Доступ к диску – Чтение



Синий сектор
считан

После чтения синего сектора

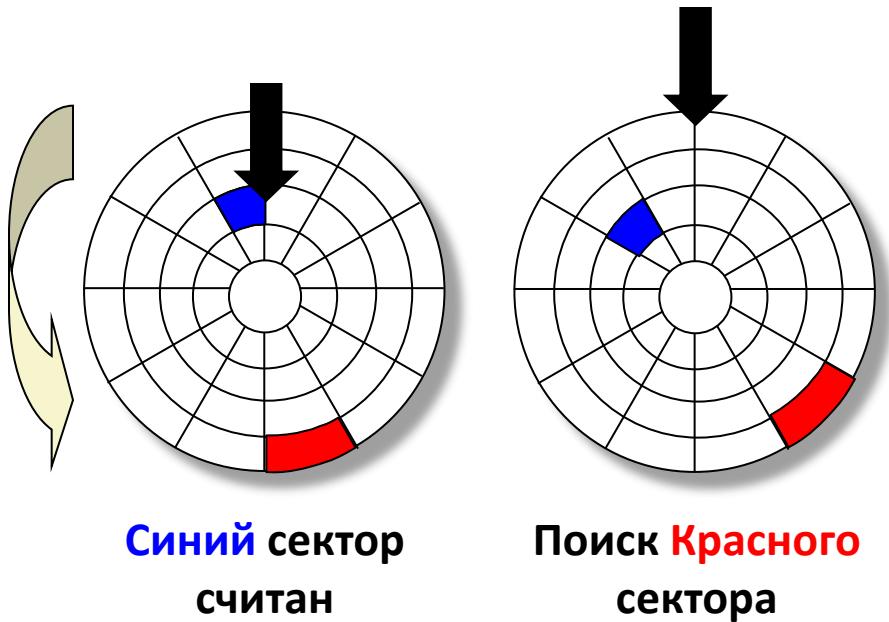
Доступ к диску – Чтение



Синий сектор
считан

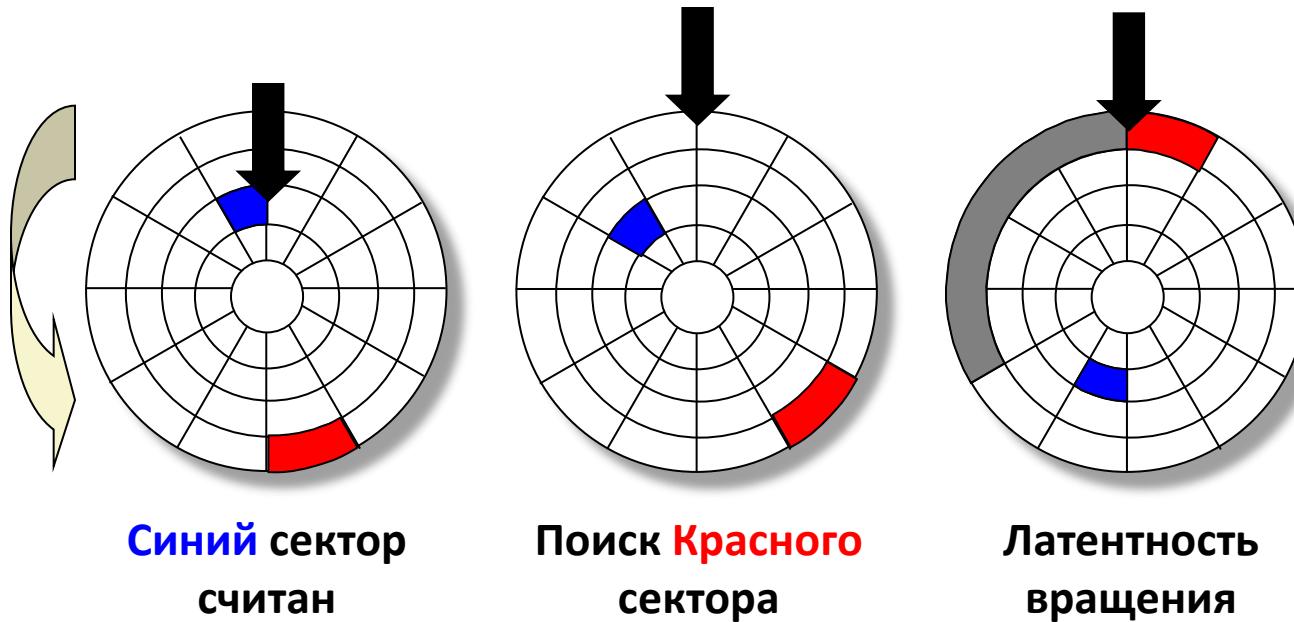
Поступил запрос на чтение красного
сектора

Доступ к диску – Поиск



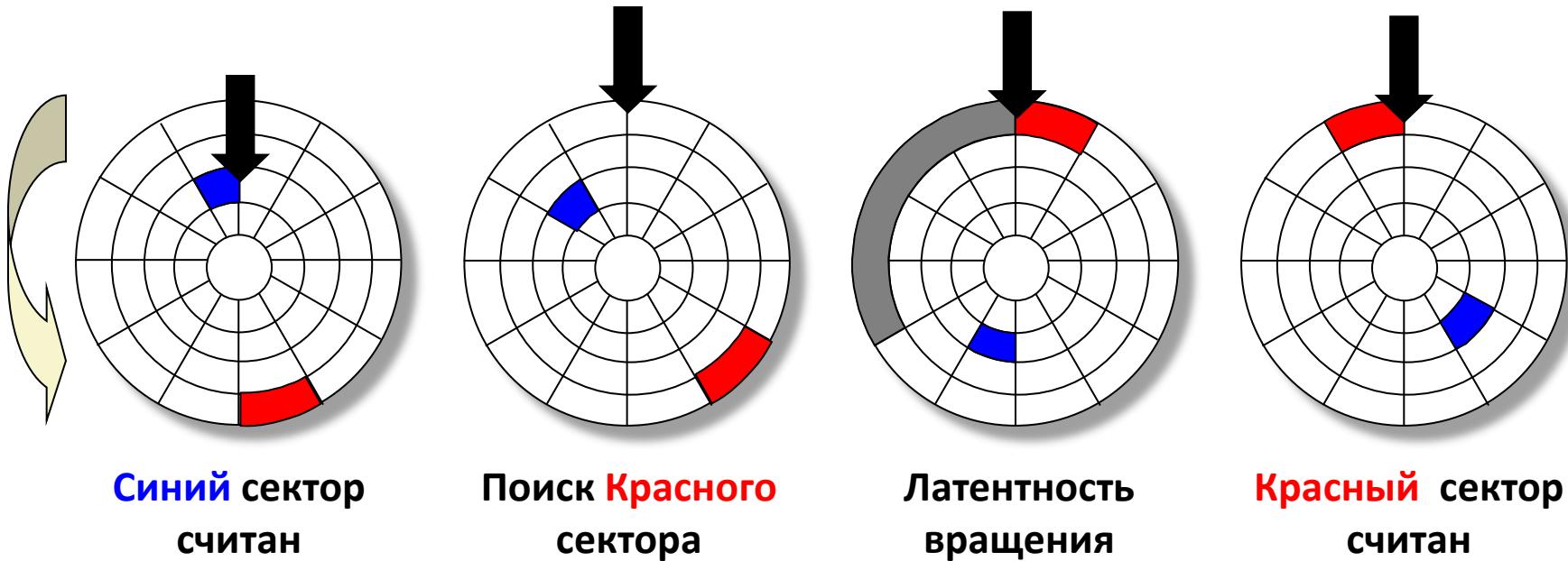
Ищем дорожку на которой расположен красный сектор

Доступ к диску – временная задержка из-за вращения



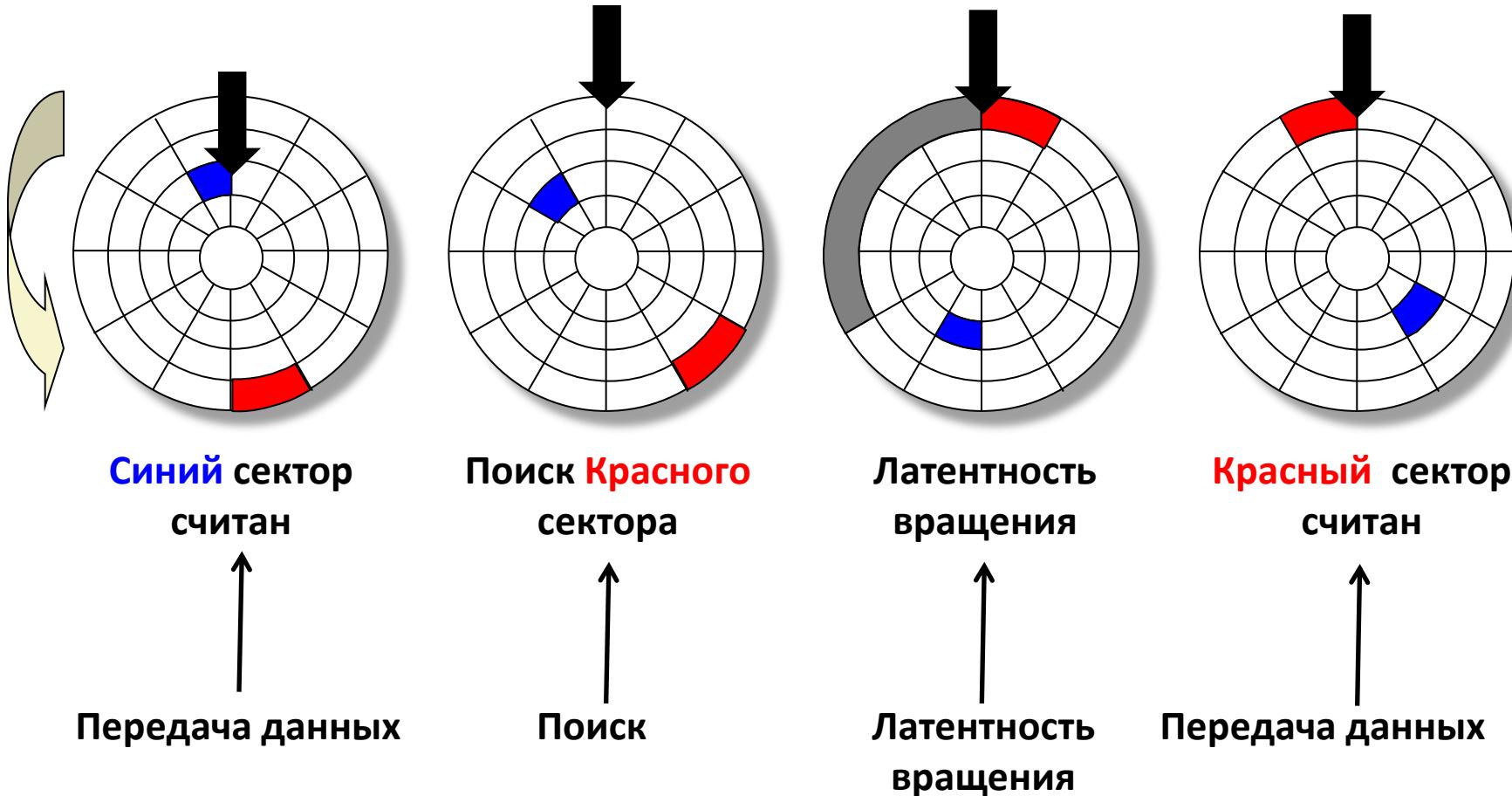
Вынужденное ожидание того момента, когда красный сектор достигнет считывающей головки

Доступ к диску – Чтение



Чтение красного сектора завершено

Доступ к диску – распределение времени



Время доступа к диску

- $T_{\text{доступа}} = T_{\text{ср. поиск}} + T_{\text{ср. вращения}} + T_{\text{ср. передача}}$
- **Время поиска ($T_{\text{ср. поиск}}$)**
 - Время, требуемое для перемещения считывающей головки в цилиндр, содержащий требуемый сектор.
 - Как правило $T_{\text{ср. поиск}}$ занимает 3—9 мс.
- **Латентность вращения ($T_{\text{ср. вращения}}$)**
 - Время ожидания момента, когда первый бит запрашиваемого сектора достигнет считывающей головки.
 - $T_{\text{ср. вращения}} = 1/2 \times 1/\text{RPM} \times 60 \text{ с} / 1 \text{ мин}$
 - Типичная скорость вращения – 7200 RPM. $T_{\text{ср. вращения}} \approx 4 \text{ мс.}$
- **Время передачи ($T_{\text{ср. передача}}$)**
 - Время чтения содержимого сектора.
 - $T_{\text{ср. передача}} = 1/\text{RPM} \times 1/(\text{ср. \# секторов на дорожке}) \times 60 \text{ с}/1 \text{ мин.}$

Пример оценки времени доступа

- Исходные характеристики:
 - Скорость вращения = 7,200 RPM
 - Среднее время поиска = 9 мс.
 - Среднее # секторов на дорожке = 400.
- Оцениваем слагаемые и общую сумму:
 - $T_{\text{ср. вращения}} = 1/2 \times (60 \text{ с}/7200 \text{ RPM}) \times 1000 \text{ мс} = 4 \text{ мс.}$
 - $T_{\text{ср. передача}} = 60/7200 \text{ RPM} \times 1/400 \text{ с/дорожка} \times 1000 \text{ мс} = 0.02 \text{ мс}$
 - $T_{\text{доступа}} = 9 \text{ мс} + 4 \text{ мс} + 0.02 \text{ мс}$
- Выводы:
 - Время передачи существенно меньше остальных слагаемых.
 - Считать первый бит из сектора – «дорогая» операция, считывание остальных битов – «дешево».
 - Время доступа SRAM $\approx 4 \text{ нс}$ для двойного слова, DRAM $\approx 60 \text{ нс}$
 - Диск медленнее SRAM в 40,000 раз, и ...
 - ... в 2,500 раз, чем DRAM.

Логические блоки

- Более простой метод обращения к данным:
 - Сектора рассматриваются как последовательность **логических блоков** (0, 1, 2, ...)
- Соответствие между логическими блоками и (физическими) секторами
 - Отображение поддерживается аппаратурой + «прошивкой» – контроллером диска.
 - Номер логического блока → (поверхность, дорожка, сектор).
- Защита от выхода из строя отдельных цилиндров. Каждая зона записи содержит запасные цилинды.
 - Размер диска после форматирования становится ощутимо меньше.